
Моделирование аналогового устройства с иерархической схемой

Публикуем запись вебинара, прошедшего 11 декабря, посвящённого моделированию аналогового устройства с помощью модуля SimOne в составе САПР Delta Design 4.1.

Были рассмотрены следующие вопросы:

- особенности обработки моделирования иерархических схем в Delta Design;
- анализ аналогового устройства с помощью симулятора SimOne.

С уважением, команда **Delta Design**