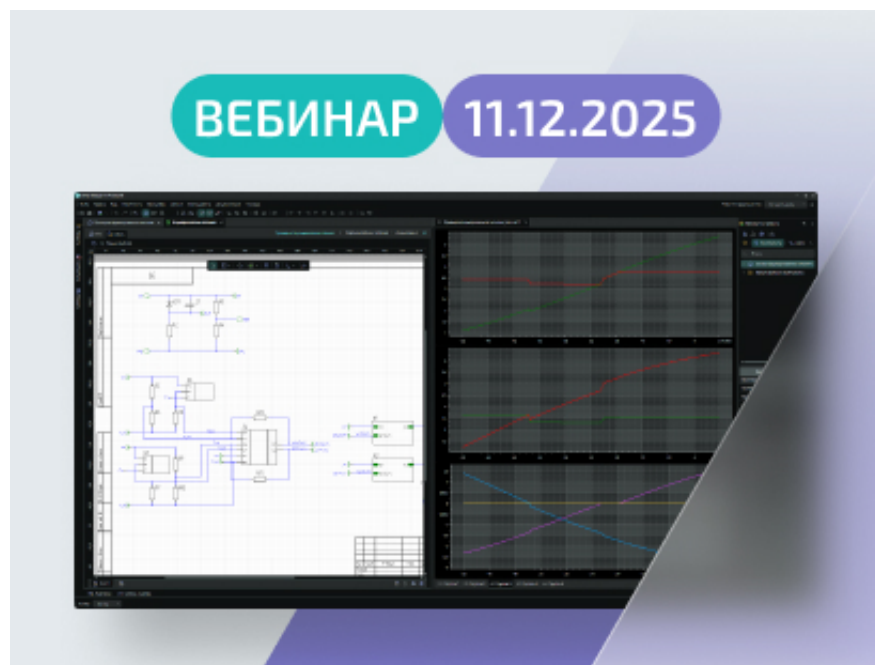

Приглашаем на вебинар «Моделирование аналогового устройства с иерархической схемой»



11 декабря приглашаем специалистов в области разработки электронных устройств принять участие в онлайн-семинаре, посвящённом моделированию аналогового устройства с помощью модуля [SimOne](#) в составе [САПР Delta Design 4.1](#).

Будут рассмотрены следующие вопросы:

- особенности обработки моделирования иерархических схем в Delta Design;
- анализ аналогового устройства с помощью симулятора SimOne.

Участники мероприятия смогут задать уточняющие вопросы по представленному программному продукту.

Проведет вебинар менеджер по продукту компании ЭРЕМЕКС Юрий Леган.

Дата и время проведения: 11 декабря 2025 г., 11:00 – 12:00

(время московское).

Участие в мероприятии бесплатное, требуется предварительная [регистрация](#).

До встречи на вебинаре!